

<https://repozitorij.unios.hr/en/user/profile/mbz/355462>

Time of export: 26.03.2025. 10:24:27

Repository: repozitorij.unios.hr

Number of records on this URL: 7

Records exported: 7

Title	URL	Authors	Host item title
Energetski učinkovit asinkroni višekorisnički ultra-širokopolasni predajnik u tehnologiji CMOS		Šneler, Leon	
Detekcija linija vozničkih traka na slici pomoću FPGA		Martin, Martin	
Detekcija lica na slici pomoću FPGA		Živković, Marko	
Mjerenje elektromiografskog signala		Jurenac, Andrej	
FPGA IMPLEMENTACIJA 12-BITOVNOG PROCESORA ZASNOVANOG NA HARVARDSKOJ ARHITEKTURI		Štajnbriker, Matej	
Implementacija JPEG kodera zasnovanog na FPGA		Valek, Igor	
VHDL implementacija FFTa za obradu audio signala		Mautner, Marijan	